

## 高リップル除去率 小型パッケージ CMOSボルテージレギュレータ

## S-1323シリーズ

S-1323 シリーズは、CMOS 技術を使用して開発した、低ドロップアウト電圧、高精度出力電圧、低消費電流の正電圧ボルテージレギュレータです。

低オン抵抗トランジスタを内蔵しているためドロップアウト電圧が小さく、大きな出力電流を得ることができます。負荷電流が、出力トランジスタの電流容量を越えないようにするための過電流保護回路も内蔵しています。また、パワー・オン/オフ回路により電池の長寿命化に対応できます。従来の CMOS プロセスによるボルテージレギュレータに比べ、使えるコンデンサの種類が多くなり、小型のセラミックコンデンサも使用可能です。小型の SNT-4A、SC-82AB パッケージのため、高密度実装が可能です。

### ■ 特長

- 出力電圧の細かい選択が可能。 1.5 ~ 5.5 V間において0.1 Vステップで選択可能
- 出力電圧精度が高い。 ±1.0 % 精度
- 消費電流が少ない。 動作時: 70  $\mu$ A typ.、90  $\mu$ A max.  
パワー・オフ時: 0.1  $\mu$ A typ.、1.0  $\mu$ A max.
- 出力電流が高い。 150 mA出力可能 ( $V_{IN} \geq V_{OUT(S)} + 1.0$  V時)<sup>\*1</sup>
- パワー・オン/オフ回路を内蔵。 電池の長寿命化に対応可能
- 低ESRコンデンサが使用可能。 出力コンデンサに、1.0  $\mu$ F以上のセラミックコンデンサが使用可能
- リップル除去率が高い。 70 dB typ. (1.0 kHz時)
- 過電流保護回路を内蔵。 出力トランジスタの過電流を制限
- 小型パッケージを採用。 SNT-4A、SC-82AB
- 鉛フリー製品

\*1. 大電流出力時には、パッケージの許容損失にご注意ください。

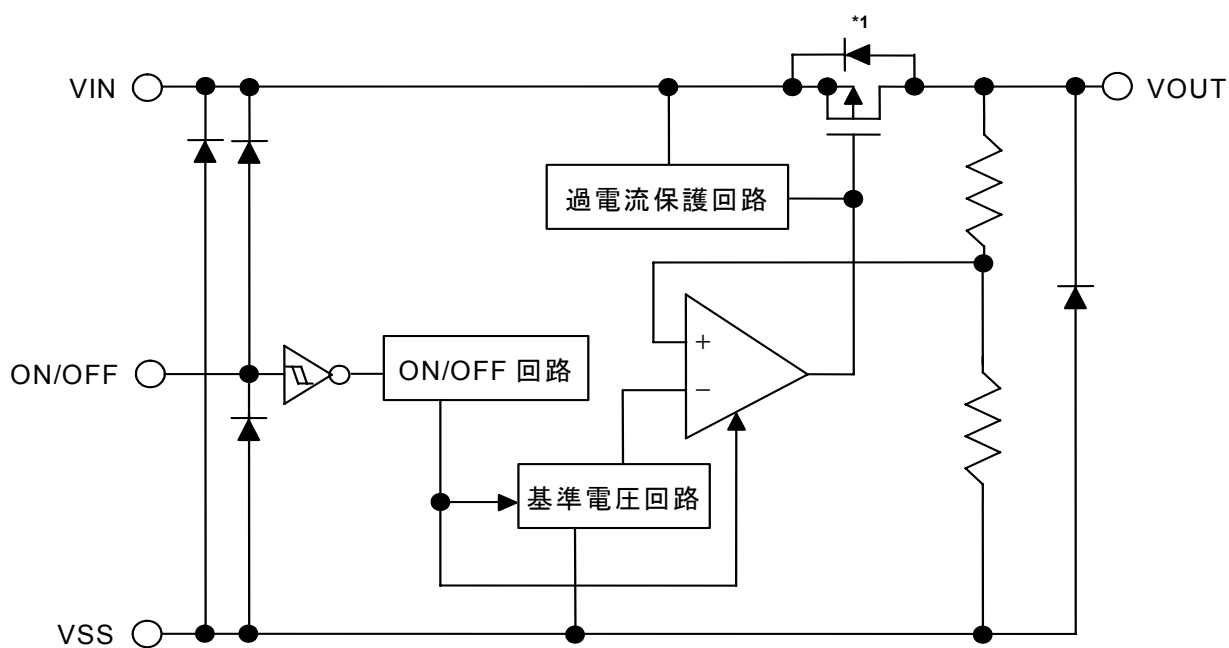
### ■ 用途

- バッテリ使用機器の定電圧電源
- 通信機器の定電圧電源
- 家庭用電気製品の定電圧電源
- 携帯電話用の定電圧電源

### ■ パッケージ

パッケージ名	図面コード			
	パッケージ図面	テープ図面	リール図面	ランド図面
SNT-4A	PF004-A	PF004-A	PF004-A	PF004-A
SC-82AB	NP004-A	NP004-A	NP004-A	—

■ ブロック図



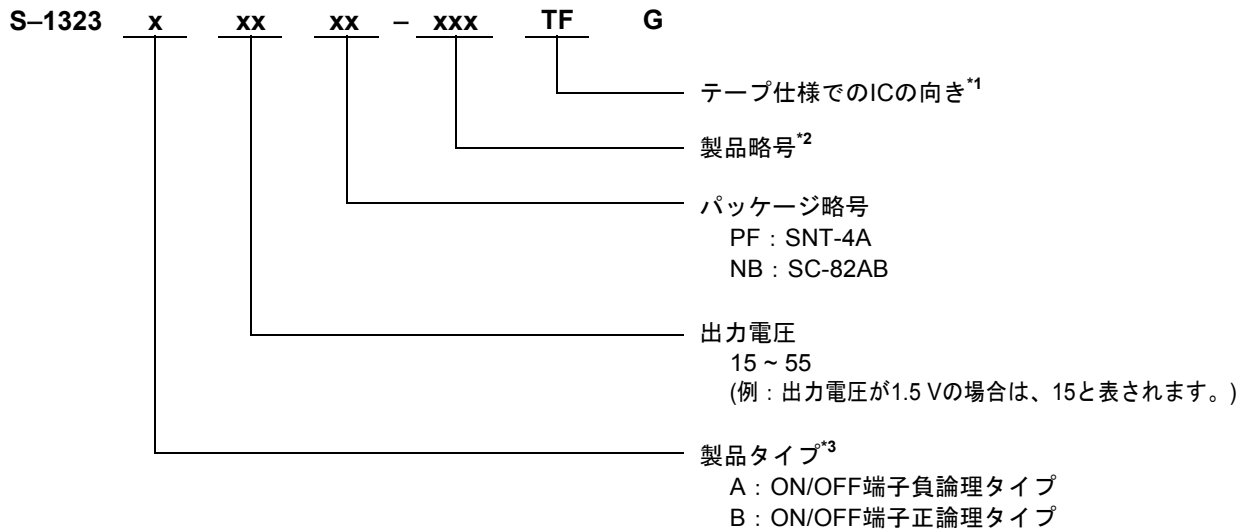
\*1. 寄生ダイオード

図1

## ■ 品目コードの構成

- S-1323シリーズは、製品タイプ・出力電圧値・パッケージ種別を用途により選択指定することができます。製品名における文字列が示す内容は「製品名」を、詳しい製品名は「製品名リスト」をご参照ください。

### 1. 製品名



- \*1. テーピング図面をご参照ください。
- \*2. 製品名リストをご参照ください。
- \*3. 動作説明の「3. パワー・オフ端子 (ON/OFF端子)」をご参照ください。

2. 製品名リスト

表1

出力電圧	SNT-4A	SC-82AB
1.5V±1.0%	S-1323B15PF-N8ATFG	S-1323B15NB-N8ATFG
1.6V±1.0%	S-1323B16PF-N8BTFG	S-1323B16NB-N8BTFG
1.7V±1.0%	S-1323B17PF-N8CTFG	S-1323B17NB-N8CTFG
1.8V±1.0%	S-1323B18PF-N8DTFG	S-1323B18NB-N8DTFG
1.85V±1.0%	S-1323B1JPF-N9PTFG	—
1.9V±1.0%	S-1323B19PF-N8ETFG	S-1323B19NB-N8ETFG
2.0V±1.0%	S-1323B20PF-N8FTFG	S-1323B20NB-N8FTFG
2.1V±1.0%	S-1323B21PF-N8GTFG	S-1323B21NB-N8GTFG
2.2V±1.0%	S-1323B22PF-N8HTFG	S-1323B22NB-N8HTFG
2.3V±1.0%	S-1323B23PF-N8ITFG	S-1323B23NB-N8ITFG
2.4V±1.0%	S-1323B24PF-N8JTFG	S-1323B24NB-N8JTFG
2.5V±1.0%	S-1323B25PF-N8KTFG	S-1323B25NB-N8KTFG
2.6V±1.0%	S-1323B26PF-N8LTFG	S-1323B26NB-N8LTFG
2.7V±1.0%	S-1323B27PF-N8MTFG	S-1323B27NB-N8MTFG
2.8V±1.0%	S-1323B28PF-N8NTFG	S-1323B28NB-N8NTFG
2.85V±1.0%	S-1323B2JPF-N9QTFG	—
2.9V±1.0%	S-1323B29PF-N8OTFG	S-1323B29NB-N8OTFG
3.0V±1.0%	S-1323B30PF-N8PTFG	S-1323B30NB-N8PTFG
3.1V±1.0%	S-1323B31PF-N8QTFG	S-1323B31NB-N8QTFG
3.2V±1.0%	S-1323B32PF-N8RTFG	S-1323B32NB-N8RTFG
3.3V±1.0%	S-1323B33PF-N8STFG	S-1323B33NB-N8STFG
3.4V±1.0%	S-1323B34PF-N8TTFG	S-1323B34NB-N8TTFG
3.5V±1.0%	S-1323B35PF-N8UTFG	S-1323B35NB-N8UTFG
3.6V±1.0%	S-1323B36PF-N8VTFG	S-1323B36NB-N8VTFG
3.7V±1.0%	S-1323B37PF-N8WTFG	S-1323B37NB-N8WTFG
3.8V±1.0%	S-1323B38PF-N8XTFG	S-1323B38NB-N8XTFG
3.9V±1.0%	S-1323B39PF-N8YTFG	S-1323B39NB-N8YTFG
4.0V±1.0%	S-1323B40PF-N8ZTFG	S-1323B40NB-N8ZTFG
4.1V±1.0%	S-1323B41PF-N9ATFG	S-1323B41NB-N9ATFG
4.2V±1.0%	S-1323B42PF-N9BTFG	S-1323B42NB-N9BTFG
4.3V±1.0%	S-1323B43PF-N9CTFG	S-1323B43NB-N9CTFG
4.4V±1.0%	S-1323B44PF-N9DTFG	S-1323B44NB-N9DTFG
4.5V±1.0%	S-1323B45PF-N9ETFG	S-1323B45NB-N9ETFG
4.6V±1.0%	S-1323B46PF-N9FTFG	S-1323B46NB-N9FTFG
4.7V±1.0%	S-1323B47PF-N9GTFG	S-1323B47NB-N9GTFG
4.8V±1.0%	S-1323B48PF-N9HTFG	S-1323B48NB-N9HTFG
4.9V±1.0%	S-1323B49PF-N9ITFG	S-1323B49NB-N9ITFG
5.0V±1.0%	S-1323B50PF-N9JTFG	S-1323B50NB-N9JTFG
5.1V±1.0%	S-1323B51PF-N9KTFG	S-1323B51NB-N9KTFG
5.2V±1.0%	S-1323B52PF-N9LTFG	S-1323B52NB-N9LTFG
5.3V±1.0%	S-1323B53PF-N9MTFG	S-1323B53NB-N9MTFG
5.4V±1.0%	S-1323B54PF-N9NTFG	S-1323B54NB-N9NTFG
5.5V±1.0%	S-1323B55PF-N9OTFG	S-1323B55NB-N9OTFG

備考 タイプAの製品を御希望の際は、弊社営業部までお問い合わせください。

## ■ ピン配置図

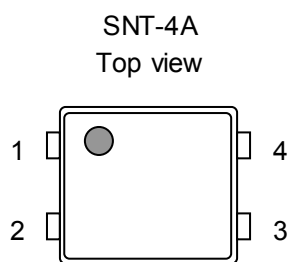


図2

表2

端子番号	端子記号	端子内容
1	VOUT	電圧出力端子
2	VIN	電圧入力端子
3	ON/OFF	パワー・オフ端子
4	VSS	GND端子

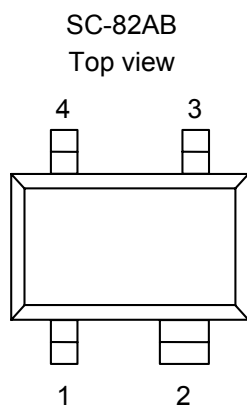


図3

表3

端子番号	端子記号	端子内容
1	VOUT	電圧出力端子
2	VSS	GND端子
3	ON/OFF	パワー・オフ端子
4	VIN	電圧入力端子

■ 絶対最大定格

表4

(特記なき場合: Ta=25°C)

項目	記号	絶対最大定格	単位
入力電圧	$V_{IN}$	$V_{SS}-0.3 \sim V_{SS}+7$	V
	$V_{ON/OFF}$	$V_{SS}-0.3 \sim V_{IN}+0.3$	V
出力電圧	$V_{OUT}$	$V_{SS}-0.3 \sim V_{IN}+0.3$	V
許容損失	$P_D$	300 <sup>*1</sup>	mW
		200 (基板未実装時)	mW
		400 <sup>*1</sup>	mW
動作周囲温度	$T_{opr}$	-40 ~ +85	°C
保存温度	$T_{stg}$	-40 ~ +125	°C

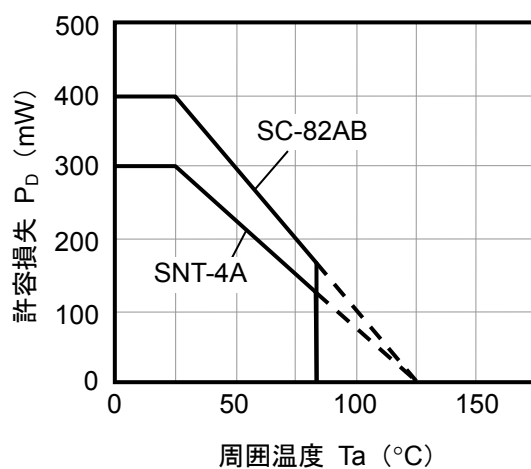
\*1. 基板実装時

[実装基板]

- (1) 基板サイズ : 114.3 mm × 76.2 mm × t1.6 mm
- (2) 名称 : JEDEC STANDARD51-7

注意 絶対最大定格とは、どのような条件下でも越えてはならない定格値です。万一この定格値を越えると、製品の劣化などの物理的な損傷を与える可能性があります。

(1) 基板実装時



(2) 基板未実装時

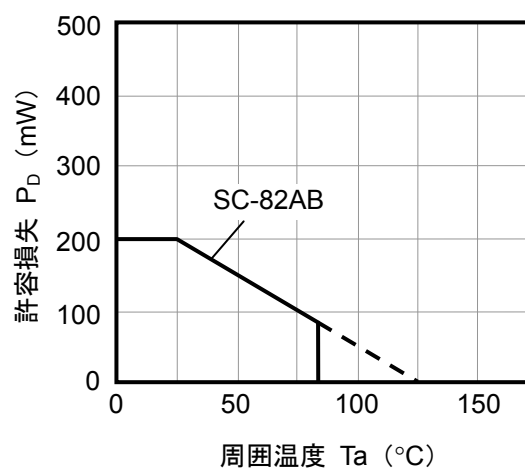


図4 パッケージ許容損失

■ 電気的特性

表5

(特記なき場合: Ta=25°C)

項目	記号	条件	Min.	Typ.	Max.	単位	測定回路
出力電圧 <sup>*1</sup>	V <sub>OUT(E)</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, I <sub>OUT</sub> = 30 mA	V <sub>OUT(S)</sub> × 0.99	V <sub>OUT(S)</sub>	V <sub>OUT(S)</sub> × 1.01	V	1
出力電流 <sup>*2</sup>	I <sub>OUT</sub>	V <sub>IN</sub> ≥ V <sub>OUT(S)</sub> + 1.0 V	150 <sup>*5</sup>	—	—	mA	3
ドロップアウト電圧 <sup>*3</sup>	V <sub>drop</sub>	I <sub>OUT</sub> = 150 mA	—	0.50	0.65	V	1
入力安定度	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	V <sub>OUT(S)</sub> + 0.5 V ≤ V <sub>IN</sub> ≤ 6.5 V, I <sub>OUT</sub> = 30 mA	—	0.02	0.1	% / V	1
負荷安定度	ΔV <sub>OUT2</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, 1.0 mA ≤ I <sub>OUT</sub> ≤ 150 mA	—	20	40	mV	1
出力電圧温度係数 <sup>*4</sup>	$\frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}}$	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, I <sub>OUT</sub> = 30 mA -40°C ≤ Ta ≤ 85°C	—	±100	—	ppm/ °C	1
動作時消費電流	I <sub>SS1</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, ON/OFF端子がON, 無負荷	—	70	90	μA	2
パワー・オフ時消費電流	I <sub>SS2</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, ON/OFF端子がOFF, 無負荷	—	0.1	1.0	μA	2
入力電圧	V <sub>IN</sub>	—	2.0	—	6.5	V	—
パワー・オフ端子入力電圧"H"	V <sub>SH</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, R <sub>L</sub> = 1.0 kΩ	1.5	—	—	V	4
パワー・オフ端子入力電圧"L"	V <sub>SL</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, R <sub>L</sub> = 1.0 kΩ	—	—	0.3	V	4
パワー・オフ端子入力電流"H"	I <sub>SH</sub>	V <sub>IN</sub> = 6.5 V, V <sub>ON/OFF</sub> = 6.5 V	-0.1	—	0.1	μA	4
パワー・オフ端子入力電流"L"	I <sub>SL</sub>	V <sub>IN</sub> = 6.5 V, V <sub>ON/OFF</sub> = 0 V	-0.1	—	0.1	μA	4
リップル除去率	RR	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, f = 1.0 kHz, ΔV <sub>rip</sub> = 0.5 Vrms, I <sub>OUT</sub> = 30 mA	—	70	—	dB	5
短絡電流	I <sub>short</sub>	V <sub>IN</sub> = V <sub>OUT(S)</sub> + 1.0 V, ON/OFF端子がON, V <sub>OUT</sub> = 0 V	—	250	—	mA	3

\*1. V<sub>OUT(S)</sub>: 設定出力電圧値

V<sub>OUT(E)</sub>: 実際の出力電圧値

I<sub>OUT</sub>(=30 mA)を固定し、V<sub>OUT(S)</sub>+1.0 Vを入力した時の出力電圧値

\*2. 出力電流を徐々に増やしていき、出力電圧がV<sub>OUT(E)</sub>の95%未満になった時の出力電流値

\*3. V<sub>drop</sub> = V<sub>IN1</sub> - (V<sub>OUT3</sub> × 0.98)

V<sub>OUT3</sub>: V<sub>IN</sub> = V<sub>OUT(S)</sub> + 1.0 V, I<sub>OUT</sub> = 150 mAの時の出力電圧値

V<sub>IN1</sub>: 入力電圧を徐々に下げていき、出力電圧がV<sub>OUT3</sub>の98%に降下した時点での入力電圧

\*4. 出力電圧の温度変化[mV / °C]は下式にて算出されます。

$$\frac{\Delta V_{OUT}}{\Delta Ta} [mV/°C]^1 = V_{OUT(S)} [V]^2 \times \frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}} [ppm/°C]^3 \div 1000$$

\*1. 出力電圧の温度変化

\*2. 設定出力電圧値

\*3. 上記の出力電圧温度係数

\*5. この値までは出力電流を流すことができる、という意味です。

パッケージの許容損失の制限により、この値を満たさない場合もあります。大電流出力時には、パッケージの許容損失にご注意ください。

この規格は設計保証です。

■ 測定回路

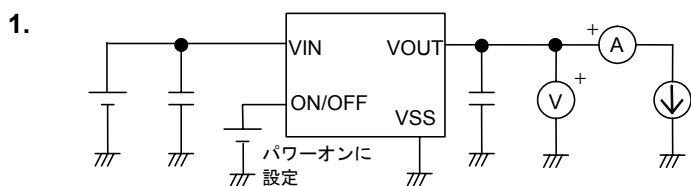


図5

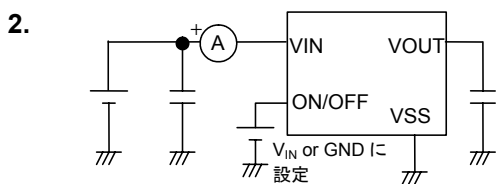


図6

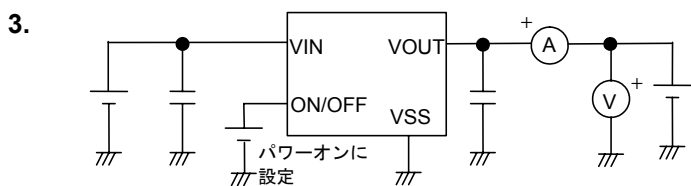


図7

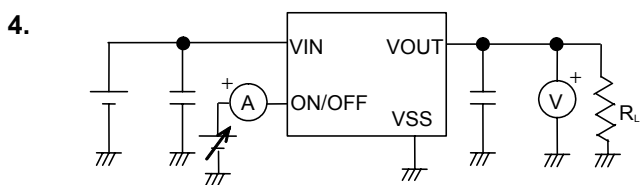


図8

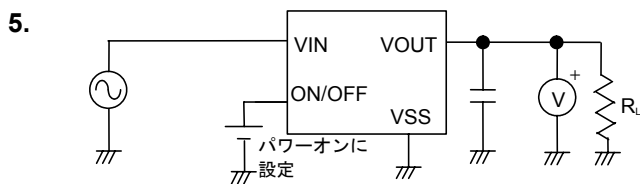
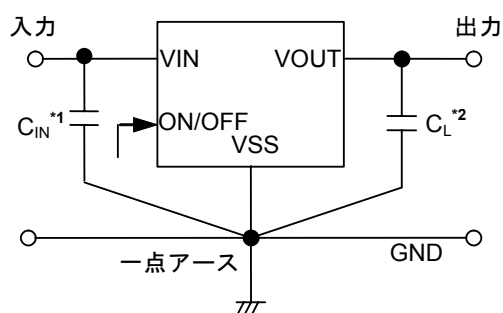


図9

## ■ 標準回路



\*1.  $C_{IN}$  は入力安定用コンデンサです。

\*2.  $C_L$  には  $1.0 \mu\text{F}$  以上のセラミックコンデンサが使用できます。

図10

**注意** 上記接続図および定数は、動作を保証するものではありません。実際のアプリケーションで十分な評価の上、定数を設定してください。

## ■ 使用条件

入力コンデンサ ( $C_{IN}$ ):  $1.0 \mu\text{F}$ 以上

出力コンデンサ ( $C_L$ ):  $1.0 \mu\text{F}$ 以上

出力コンデンサのESR:  $10 \Omega$ 以下

**注意** 一般にシリースレギュレータは、外付け部品の選択によっては発振するおそれがあります。上記コンデンサを使用した実機で発振しないことをご確認ください。

## ■ 用語の説明

### 1. 低飽和型ボルテージレギュレータ

低オン抵抗トランジスタ内蔵によるドロップアウト電圧の小さいボルテージレギュレータです。

### 2. 低ESR

コンデンサのESR (Equivalent Series Resistance : 等価直列抵抗)が小さいことです。S-1323シリーズは出力側コンデンサ ( $C_L$ ) にセラミックコンデンサ等の低ESRのコンデンサが使用できます。ESRは10  $\Omega$ 以下であれば使用可能です。

### 3. 出力電圧 ( $V_{OUT}$ )

出力電圧は、入力電圧<sup>\*1</sup>・出力電流・温度がある一定の条件において出力電圧精度 $\pm 1.0\%$ が保証されています。

\*1. 各製品により異なります。

**注意** これらの条件が変わる場合には出力電圧の値も変化し、出力電圧精度の範囲外になることがあります。詳しくは電気的特性、諸特性データをご覧ください。

### 4. 入力安定度 $\left( \frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}} \right)$

出力電圧の入力電圧依存性を表しています。すなわち、出力電流を一定にして入力電圧を変化させ、出力電圧がどれだけ変化するかを表したものです。

### 5. 負荷安定度 ( $\Delta V_{OUT2}$ )

出力電圧の出力電流依存性を表しています。すなわち、入力電圧を一定にして出力電流を変化させ、出力電圧がどれだけ変化するかを表したものです。

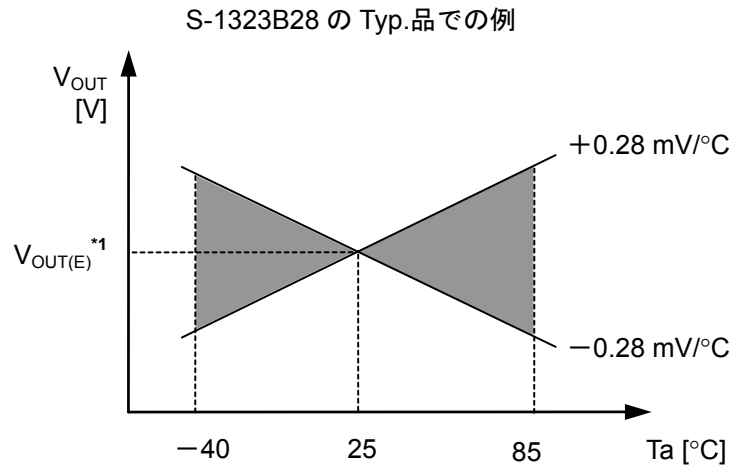
### 6. ドロップアウト電圧 ( $V_{drop}$ )

入力電圧 $V_{IN}$ を徐々に下げていき、出力電圧が $V_{IN}=V_{OUT(S)}+1.0$  Vの時の出力電圧値 $V_{OUT3}$ の98%に降下した時点での入力電圧 $V_{IN1}$ と出力電圧の差を示します。

$$V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$$

7. 出力電圧の温度係数  $\left( \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} \right)$ 

出力電圧の温度係数が $\pm 100$  ppm/ $^{\circ}\text{C}$ の時の特性は、動作温度範囲内において図11に示す傾斜部の範囲をとることを意味します。



\*1.  $V_{OUT(E)}$ は  $25^{\circ}\text{C}$  での出力電圧測定値です。

図11

出力電圧の温度変化[mV/ $^{\circ}\text{C}$ ]は下式にて算出されます。

$$\frac{\Delta V_{OUT}}{\Delta T_a} [\text{mV}/^{\circ}\text{C}]^{*1} = V_{OUT(S)} [\text{V}]^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} [\text{ppm}/^{\circ}\text{C}]^{*3} \div 1000$$

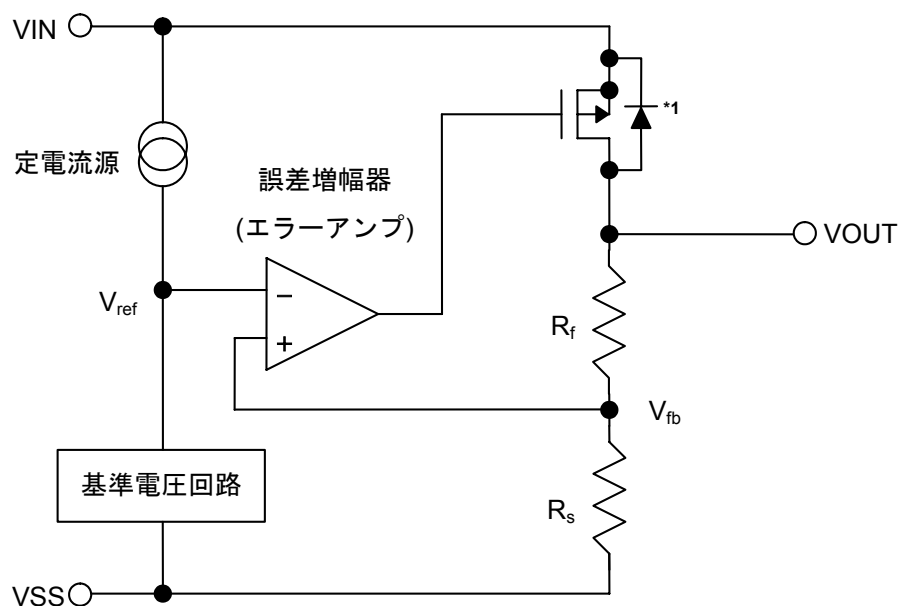
- \*1. 出力電圧の温度変化
- \*2. 設定出力電圧値
- \*3. 上記の出力電圧温度係数

## ■ 動作説明

### 1. 基本動作

図12にS-1323シリーズのブロック図を示します。

誤差増幅器 (エラーアンプ) は、出力電圧を帰還抵抗 $R_s$ と $R_f$ によって抵抗分圧した $V_{fb}$ と基準電圧( $V_{ref}$ )とを比較します。この誤差増幅器により、入力電圧や温度変化の影響を受けない一定の出力電圧を保持するのに必要なゲート電圧を出力トランジスタに供給します。



\*1. 寄生ダイオード

図12

### 2. 出力トランジスタ

S-1323シリーズでは、出力トランジスタとして低オン抵抗のPch MOS FETトランジスタを用いています。

トランジスタの構造上、VIN-VOUT端子間には寄生ダイオードが存在しますので、VINよりVOUTの電位が高くなると逆流電流によりICが破壊される可能性があります。従って、VOUTはVIN+0.3 V以上にならないようご注意ください。

### 3. パワー・オフ端子 (ON/OFF端子)

レギュレート動作の起動および停止を行います。

ON/OFF端子をパワー・オフレベルにすると、内部回路はすべて動作を停止し、VIN-VOUT端子間内蔵Pch MOS FET出力トランジスタをオフさせ、消費電流を大幅に抑えます。VOUT端子は数百kΩのVOUT-VSS端子間内蔵分割抵抗によってV<sub>SS</sub>レベルとなります。

なお、ON/OFF端子は図13の構造になっており、内部でプルアップもプルダウンもされていないのでフローティング状態で使用しないでください。また、0.3 V~V<sub>IN</sub>-0.3 Vの電圧を印加しますと消費電流が増加しますので注意してください。ON/OFF端子を使用しない場合には、製品タイプが“A”の場合はVSS端子に接続し、“B”の場合はVIN端子に接続しておいてください。

表6

製品タイプ	ON/OFF端子	内部回路	VOUT端子電圧	消費電流
A	“L”: パワー・オン	動作	設定値	I <sub>SS1</sub>
A	“H”: パワー・オフ	停止	V <sub>SS</sub> 電位	I <sub>SS2</sub>
B	“L”: パワー・オフ	停止	V <sub>SS</sub> 電位	I <sub>SS2</sub>
B	“H”: パワー・オン	動作	設定値	I <sub>SS1</sub>

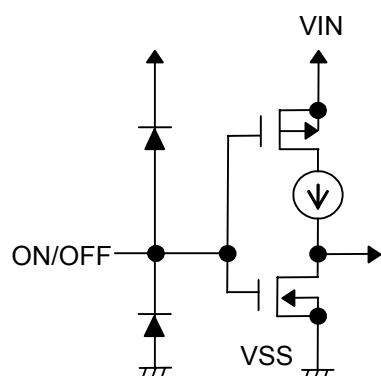


図13

### ■ 出力コンデンサ (C<sub>L</sub>) の選定

S-1323シリーズでは、位相補償のためにVOUT-VSS端子間の出力コンデンサが必要です。容量値1.0 μF以上のセラミックコンデンサが使用できます。また、OSコンデンサ、タンタルコンデンサ、アルミ電解コンデンサを使用する場合も、容量値1.0 μF以上、ESR10 Ω以下であることが必要です。

また出力コンデンサ値により、過渡応答特性である出力オーバーシュート、アンダーシュート値が変わります。

ご使用の際には、実機にて温度特性を含めた十分な評価を行ってください。

## ■ 注意事項

- VIN端子、VOUT端子およびGNDの配線は、インピーダンスが低くなるように十分注意してパターン配線してください。またVOUT-VSS端子間の出力コンデンサ ( $C_L$ ) と、VIN-VSS端子間の入力安定用コンデンサ ( $C_{IN}$ ) は、それぞれの端子の近くに付加してください。
- 一般にシリーズレギュレータを低負荷電流 (1.0 mA以下) 状態で使用すると、出力電圧が上昇する場合がありますのでご注意ください。
- 一般にシリーズレギュレータは、外付け部品の選択によっては発振するおそれがあります。本ICでは以下の条件を推奨しておりますが、実際の使用条件において、温度特性を含めた十分な評価を行い決定してください。

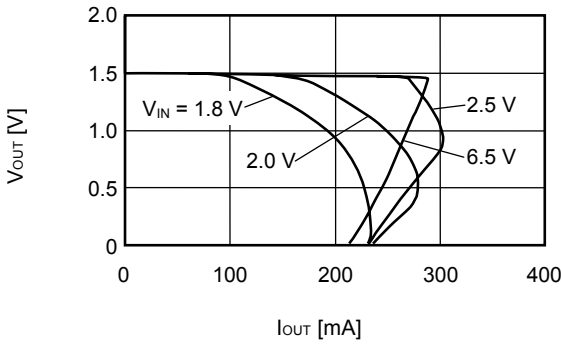
入力コンデンサ ( $C_{IN}$ ): 1.0  $\mu$ F以上  
出力コンデンサ ( $C_L$ ): 1.0  $\mu$ F以上  
等価直列抵抗 (ESR): 10  $\Omega$ 以下

- 電源のインピーダンスが高い場合には、ICの入力部の容量が小さいかあるいはまったく接続されていない時に発振することがありますのでご注意ください。
- IC内での損失がパッケージの許容損失を越えないように、入出力電圧、負荷電流の使用条件にご注意ください。
- 本ICは静電気に対する保護回路が内蔵されていますが、保護回路の性能を超える過大静電気がICに印加されないようにしてください。
- 必要とする出力電流の設定においては、「電氣的特性」表5の出力電流値および欄外の注意書き\*5にご留意ください。
- 弊社ICを使用して製品を作る場合には、その製品での当ICの使い方や製品の仕様また、出荷先の国などによって当ICを含めた製品が特許に抵触した場合、その責任は負いかねます。

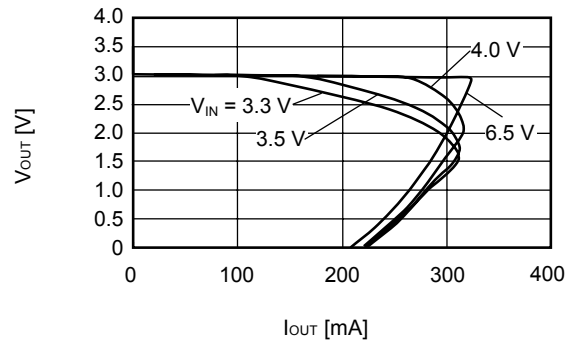
■ 諸特性データ (Typicalデータ)

(1) 出力電圧－出力電流 (負荷電流増加時)

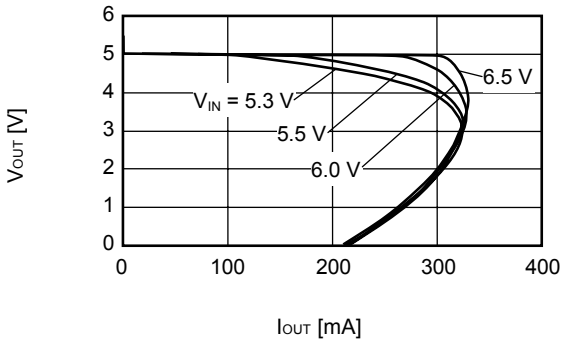
S-1323B15 (Ta=25°C)



S-1323B30 (Ta=25°C)



S-1323B50 (Ta=25°C)

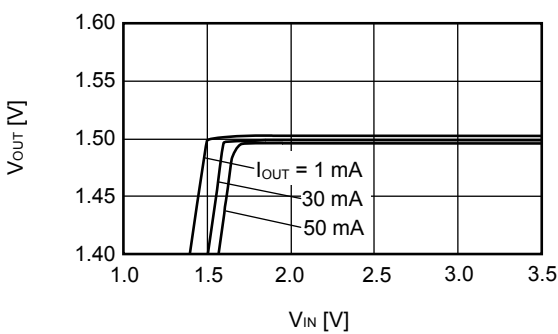


備考 必要とする出力電流の設定においては次の点にご注意ください。

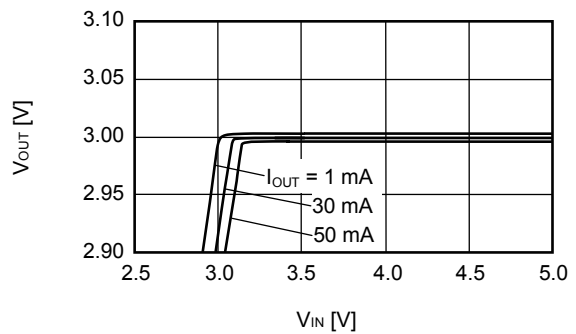
- 1) 「電気的特性」表の出力電流Min.値、および注意書き\*5
- 2) パッケージの許容損失

(2) 出力電圧－入力電圧

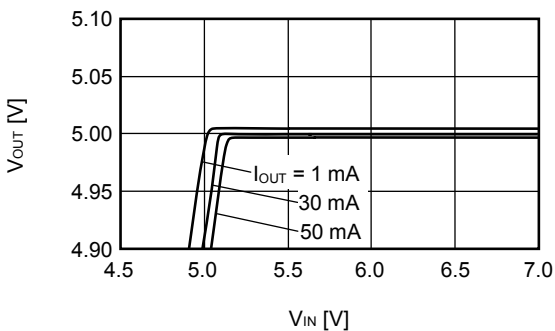
S-1323B15 (Ta=25°C)



S-1323B30 (Ta=25°C)

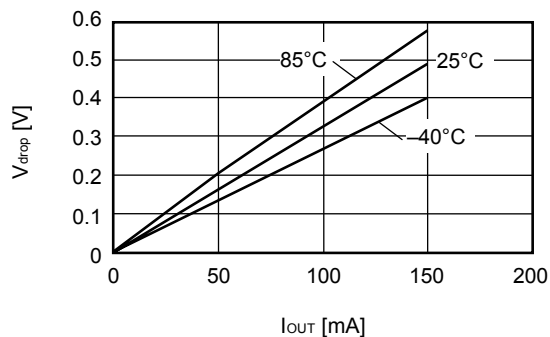


S-1323B50 (Ta=25°C)

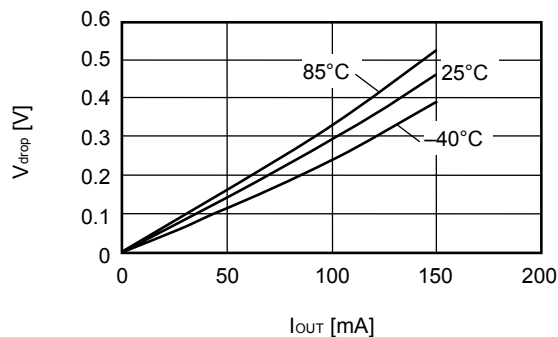


(3) ドロップアウト電圧ー出力電流

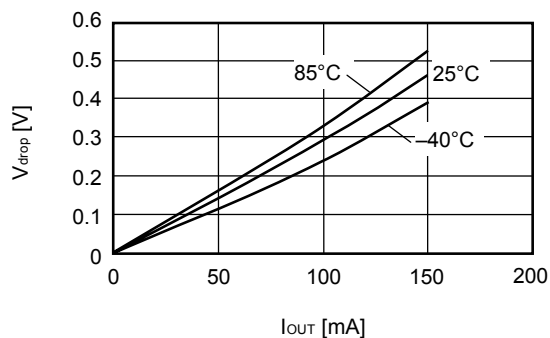
S-1323B15



S-1323B30

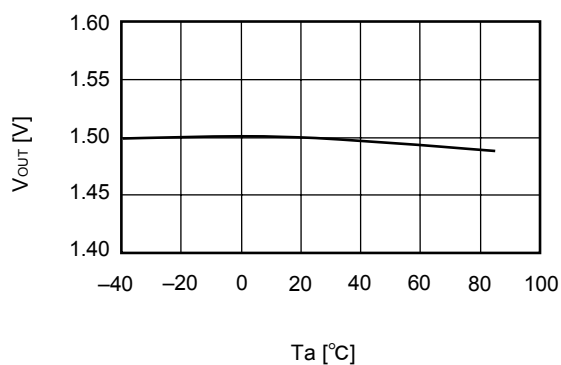


S-1323B50

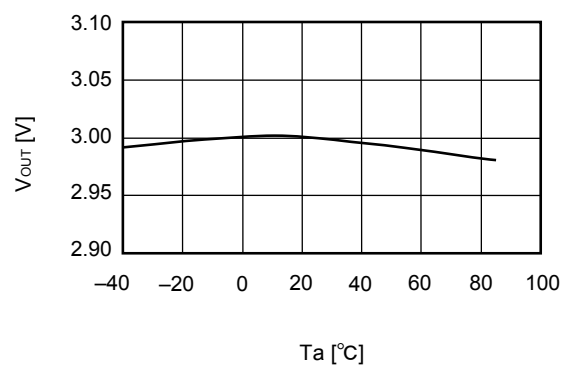


(4) 出力電圧ー周囲温度

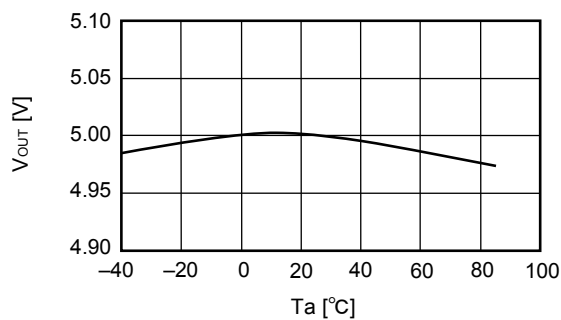
S-1323B15



S-1323B30

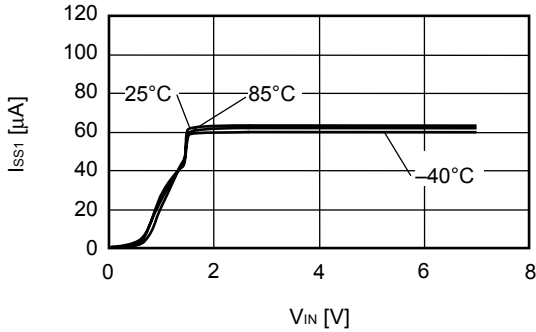


S-1323B50

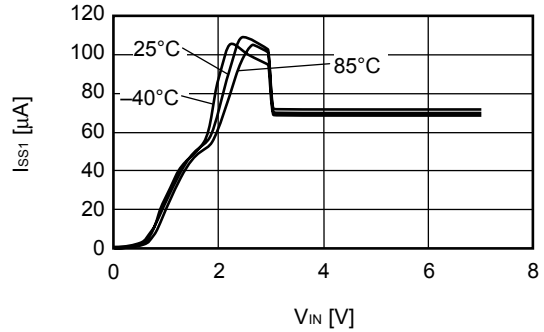


(5) 消費電流-入力電圧

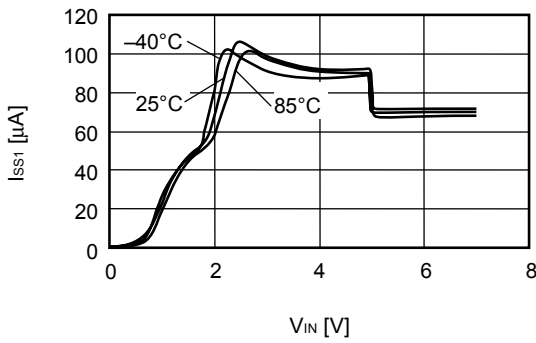
S-1323B15



S-1323B30



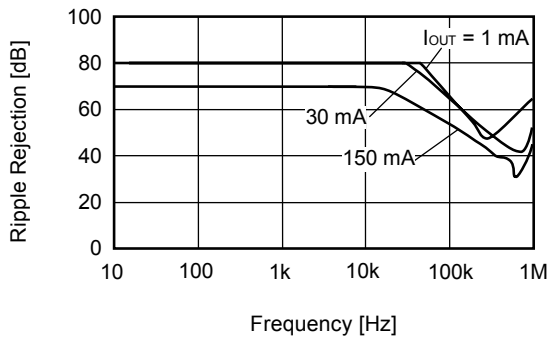
S-1323B50



(6) リップル除去率

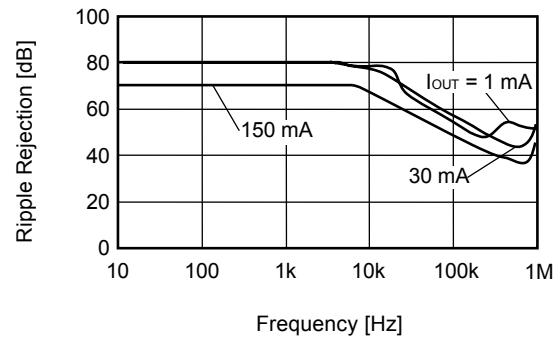
S-1323B15 (Ta=25°C)

$V_{IN} = 2.5 V$ ,  $C_{OUT} = 1.0 \mu F$



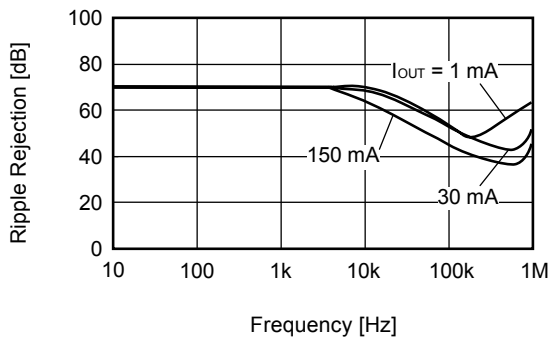
S-1323B30 (Ta=25°C)

$V_{IN} = 4.0 V$ ,  $C_{OUT} = 1.0 \mu F$



S-1323B50 (Ta=25°C)

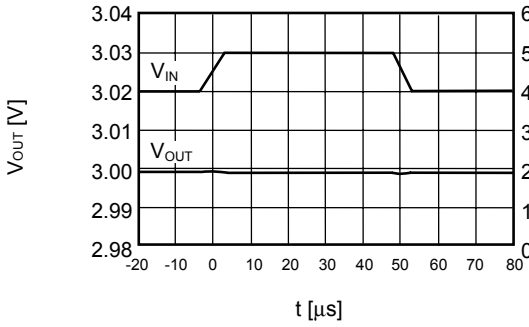
$V_{IN} = 6.0 V$ ,  $C_{OUT} = 1.0 \mu F$



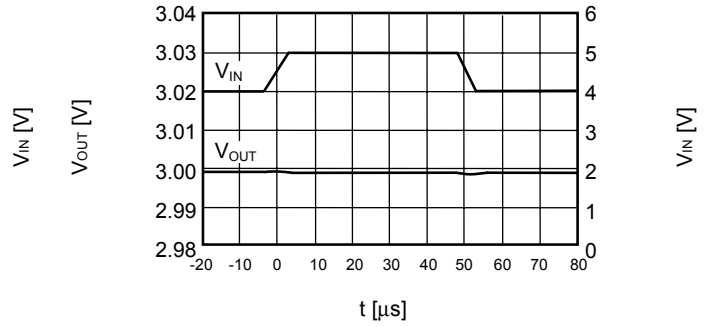
■ 参考データ

(1) 入力過渡応答特性

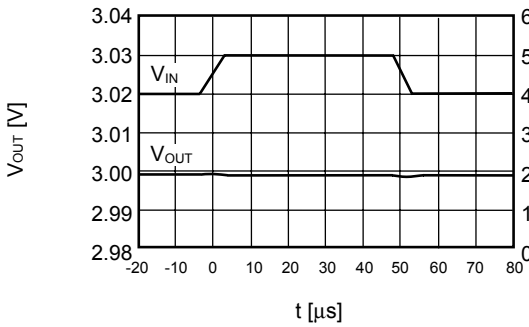
$I_{OUT} = 30 \text{ mA}$ ,  $t_r = t_f = 5.0 \text{ } \mu\text{s}$ ,  $C_{OUT} = 0.47 \text{ } \mu\text{F}$ ,  $C_{IN} = 0 \text{ } \mu\text{F}$



$I_{OUT} = 30 \text{ mA}$ ,  $t_r = t_f = 5.0 \text{ } \mu\text{s}$ ,  $C_{OUT} = 1.0 \text{ } \mu\text{F}$ ,  $C_{IN} = 0 \text{ } \mu\text{F}$

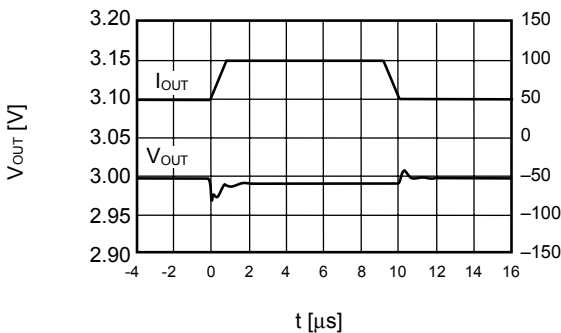


$I_{OUT} = 30 \text{ mA}$ ,  $t_r = t_f = 5.0 \text{ } \mu\text{s}$ ,  $C_{OUT} = 2.2 \text{ } \mu\text{F}$ ,  $C_{IN} = 0 \text{ } \mu\text{F}$

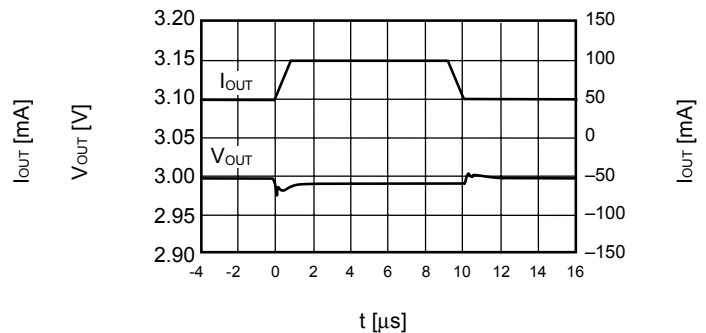


(2) 負荷過渡応答特性

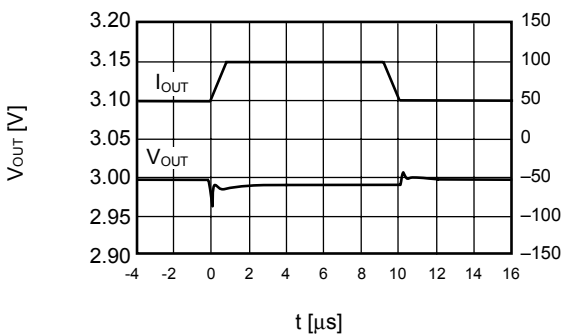
$V_{IN} = 4.0 \text{ V}$ ,  $C_{OUT} = 0.47 \text{ } \mu\text{F}$ ,  $C_{IN} = 1.0 \text{ } \mu\text{F}$ ,  $I_{OUT} = 50 \leftrightarrow 100 \text{ mA}$



$V_{IN} = 4.0 \text{ V}$ ,  $C_{OUT} = 1.0 \text{ } \mu\text{F}$ ,  $C_{IN} = 1.0 \text{ } \mu\text{F}$ ,  $I_{OUT} = 50 \leftrightarrow 100 \text{ mA}$



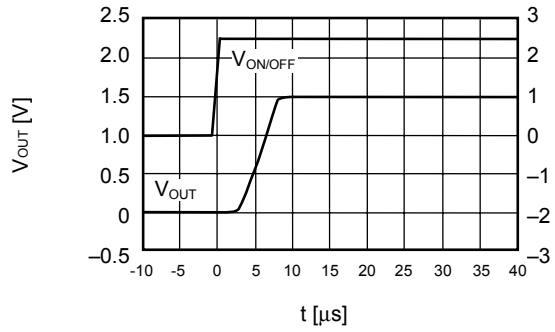
$V_{IN} = 4.0 \text{ V}$ ,  $C_{OUT} = 2.2 \text{ } \mu\text{F}$ ,  $C_{IN} = 1.0 \text{ } \mu\text{F}$ ,  $I_{OUT} = 50 \leftrightarrow 100 \text{ mA}$



(3) ON/OFF端子過渡応答特性

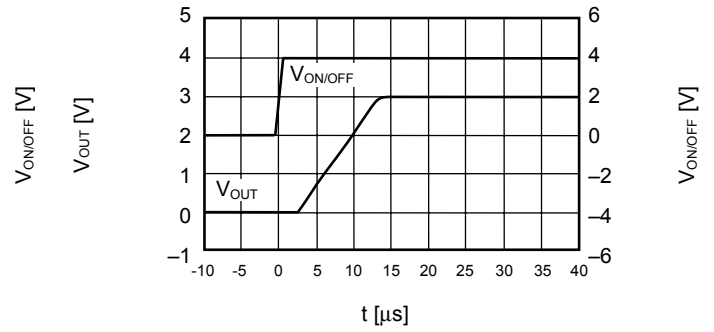
S-1323B15 (Ta=25°C)

V<sub>IN</sub> = 2.5 V, tr = tf = 1.0 μs, C<sub>OUT</sub> = 1.0 μF, C<sub>IN</sub> = 1.0 μF



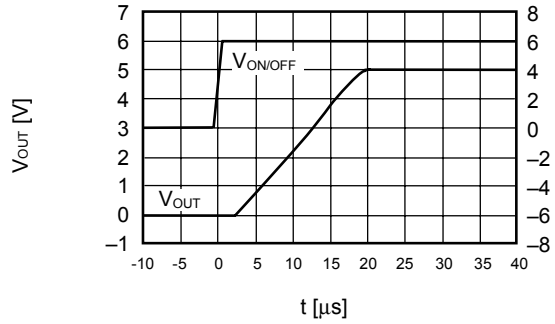
S-1323B30 (Ta=25°C)

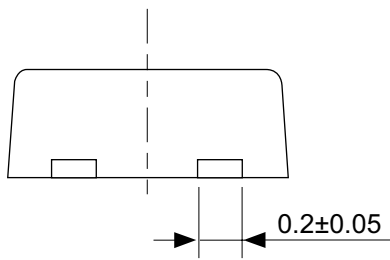
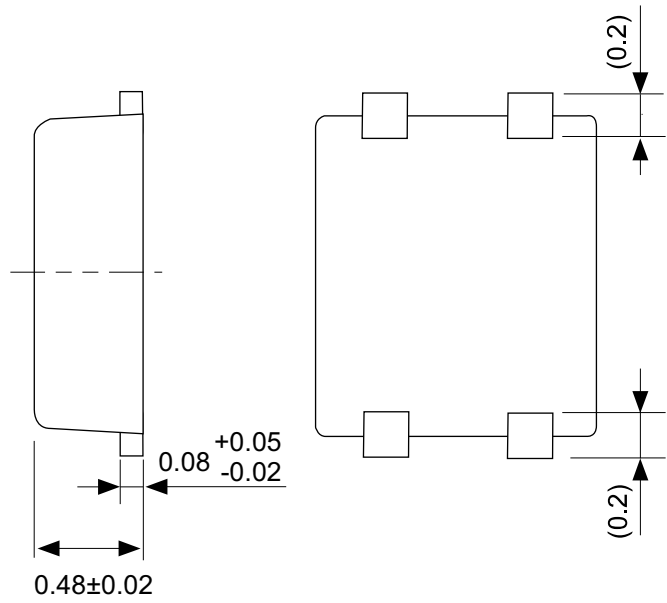
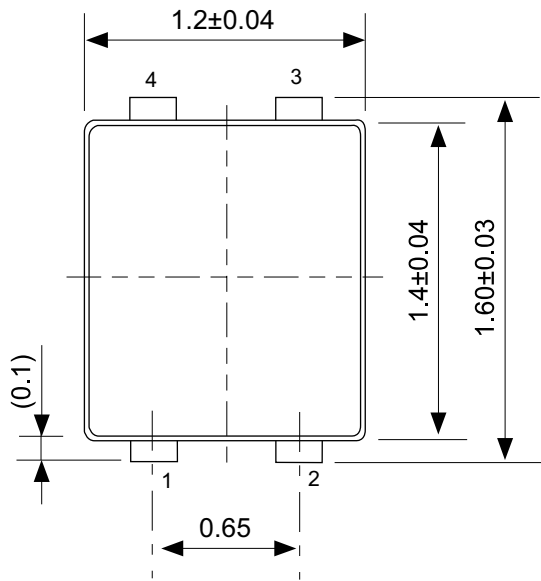
V<sub>IN</sub> = 4.0 V, tr = tf = 1.0 μs, C<sub>OUT</sub> = 1.0 μF, C<sub>IN</sub> = 1.0 μF



S-1323B50 (Ta=25°C)

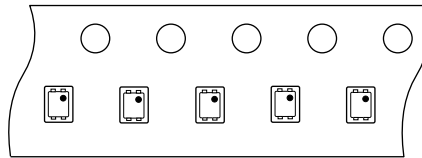
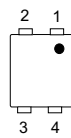
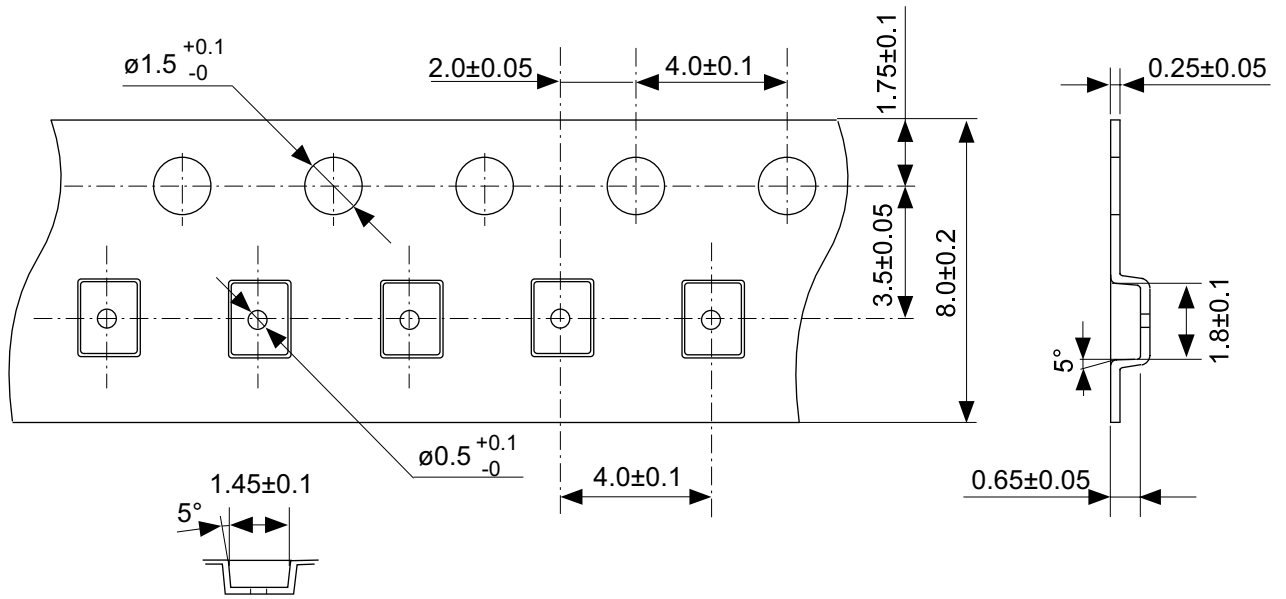
V<sub>IN</sub> = 6.0 V, tr = tf = 1.0 μs, C<sub>OUT</sub> = 1.0 μF, C<sub>IN</sub> = 1.0 μF





No. PF004-A-P-SD-4.0

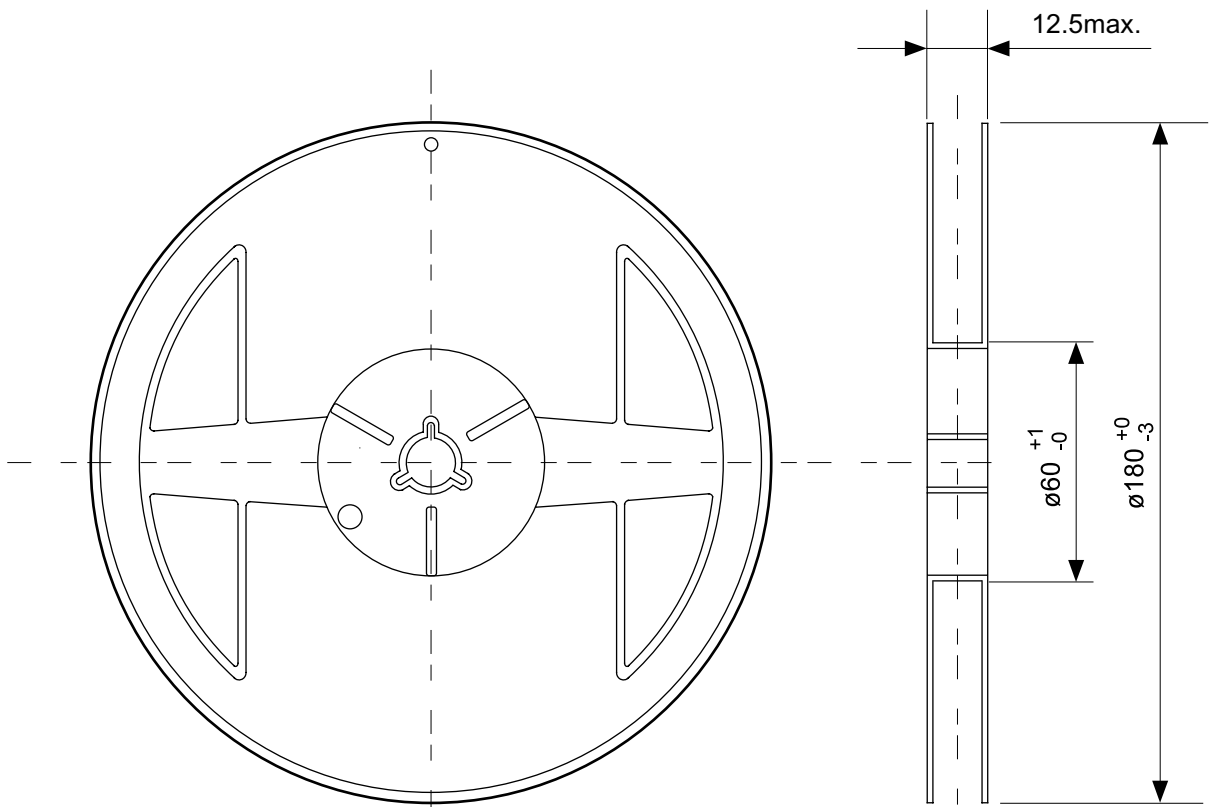
TITLE	SNT-4A-A-PKG Dimensions
No.	PF004-A-P-SD-4.0
SCALE	
UNIT	mm
Seiko Instruments Inc.	



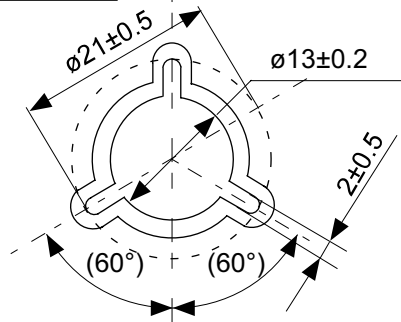
Feed direction →

No. PF004-A-C-SD-1.0

TITLE	SNT-4A-A-Carrier Tape
No.	PF004-A-C-SD-1.0
SCALE	
UNIT	mm
Seiko Instruments Inc.	

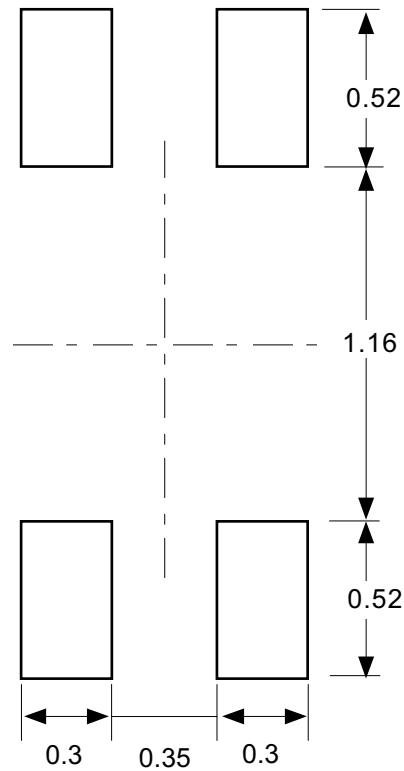


Enlarged drawing in the central part



No. PF004-A-R-SD-1.0

TITLE	SNT-4A-A-Reel		
No.	PF004-A-R-SD-1.0		
SCALE		QTY.	5,000
UNIT	mm		
Seiko Instruments Inc.			

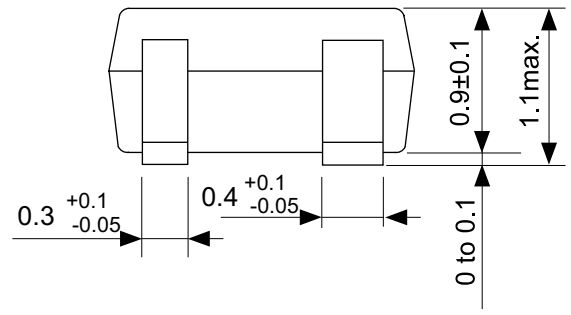
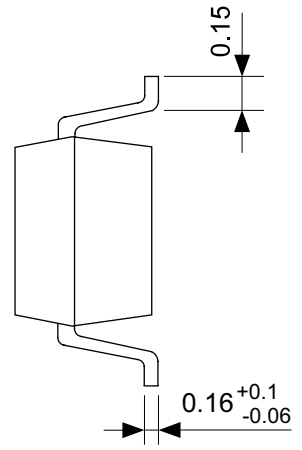
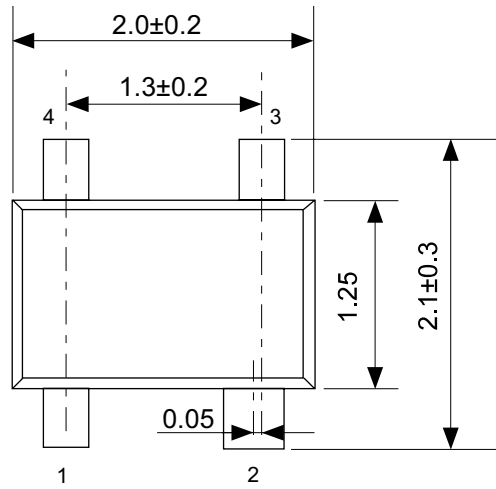


Caution Making the wire pattern under the package is possible. However, note that the package may be upraised due to the thickness made by the silk screen printing and of a solder resist on the pattern because this package does not have the standoff.

注意 パッケージ下への配線パターン形成は可能ですが、本パッケージはスタンドオフが無いので、パターン上のレジスト厚み、シルク印刷の厚みによってパッケージが持ち上がる場合がありますのでご配慮ください。

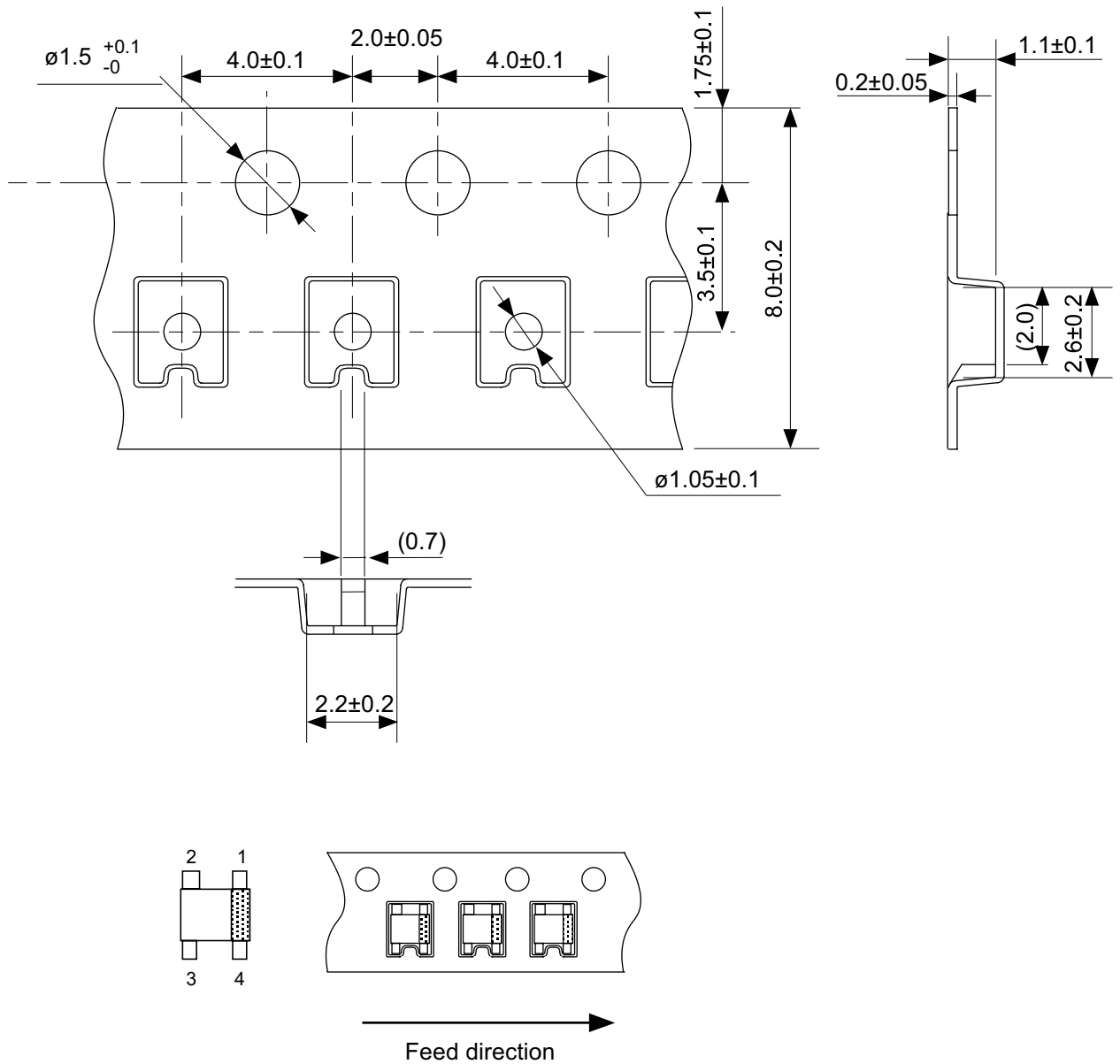
No. PF004-A-L-SD-3.0

TITLE	SNT-4A-A-Land Recommendation
No.	PF004-A-L-SD-3.0
SCALE	
UNIT	mm
Seiko Instruments Inc.	



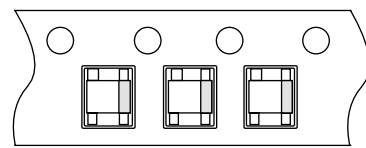
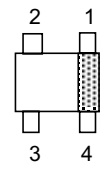
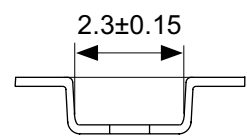
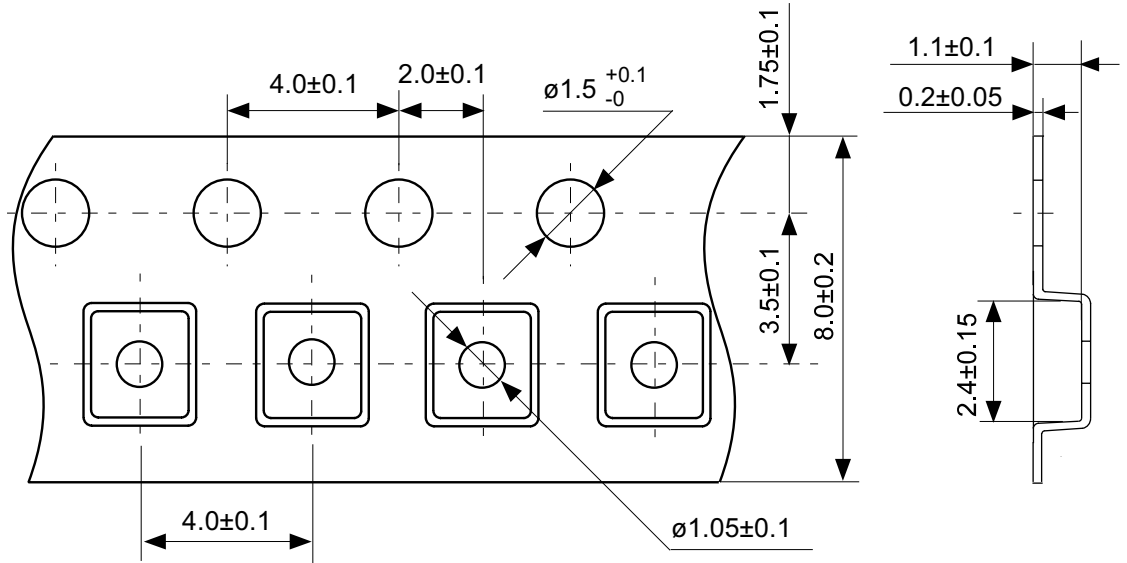
No. NP004-A-P-SD-1.1

TITLE	SC82AB-A-PKG Dimensions
No.	NP004-A-P-SD-1.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	



No. NP004-A-C-SD-3.0

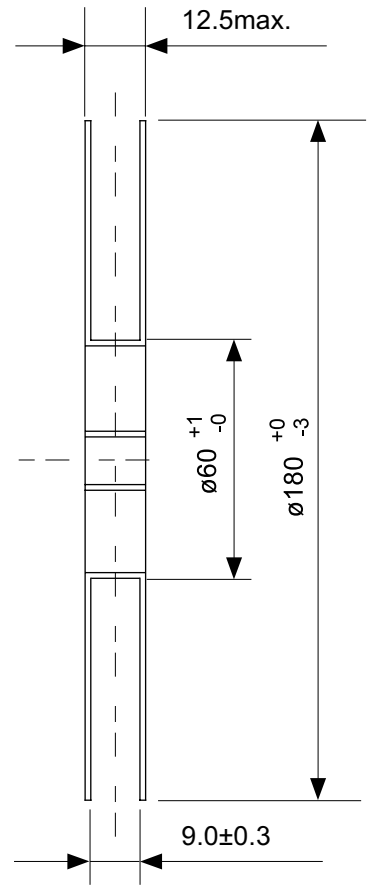
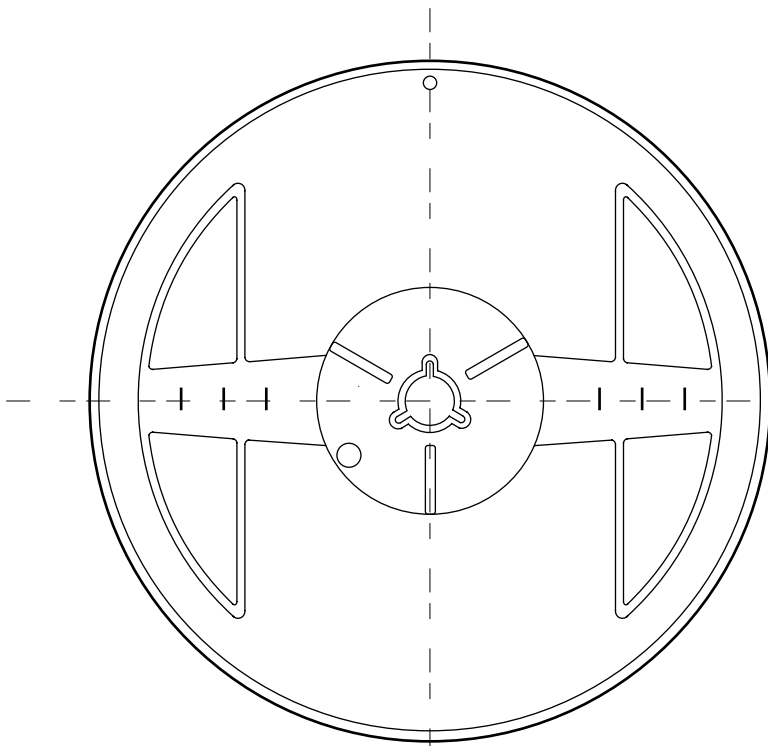
TITLE	SC82AB-A-Carrier Tape
No.	NP004-A-C-SD-3.0
SCALE	
UNIT	mm
Seiko Instruments Inc.	



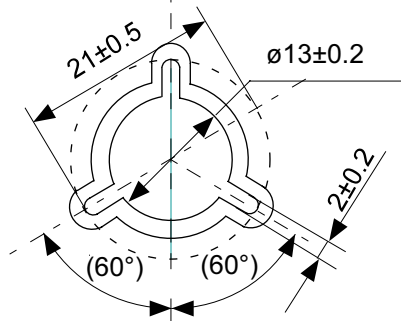
**No. NP004-A-C-S1-2.0**

TITLE	SC82AB-A-Carrier Tape
No.	NP004-A-C-S1-2.0
SCALE	
UNIT	mm

Seiko Instruments Inc.



Enlarged drawing in the central part



No. NP004-A-R-SD-1.1

TITLE	SC82AB-A-Reel		
No.	NP004-A-R-SD-1.1		
SCALE		QTY.	3,000
UNIT	mm		
Seiko Instruments Inc.			

本資料の内容は、製品の改良に伴い、予告なく変更することがあります。

本資料に記載されている図面等の第三者の工業所有権に起因する諸問題については弊社はその責任を負いかねます。

また、応用回路例は製品の代表的な応用を説明するものであり、量産設計を保証するものではありません。

本資料に掲載されている製品が、外国為替及び外国貿易法に定める規制貨物（又は役務）に該当する場合は、同法に基づく日本国政府の輸出許可が必要です。

本資料の内容を弊社に断ることなしに、記載または、複製など他の目的で使用することは堅くお断りします。

本資料に記載されている製品は、弊社の書面による許可なくしては、健康機器、医療機器、防災機器、ガス関連機器、車両機器、航空機器、及び車載機器等、人体に影響を及ぼす機器または装置の部品として使用することはできません。

弊社は品質、信頼性の向上に努めておりますが、半導体製品はある確率で故障や誤動作する場合があります。故障や誤動作により、人身事故、火災事故、社会的損害などを生じさせないような冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご注意ください。